

## DAFTAR PUSTAKA

- [1] Rashid, Muhammad H. 1999. *Power Electronics Circuits, Devices, And Applications Third Edition*. USA : Pearson Prentice Hall.
- [2] Rashid, Muhammad H. 2007. *Power Electronics Handbook Second Edition*. USA: Pearson Prentice Hall.
- [3] Sunomo, 1999. *Power Mosfet dan IGBT, Piranti Elektronika yang Saling Bersaing di Bidang Elektronika Daya*. s.l.:Elektronika Indonesia Nomor 27, Tahun VI, Agustus 1999, 1491-1495
- [4] Helly, A., 2012. *Inverter Satu Fase Sinkron Berbasis Digital Phase Locked Loop.Tesis*. Depok: Universitas Indonesia.
- [5] Tauhid, B. 2014. *Perancangan Inverter Satu Fasa PWM dengan Teknik Eliminasi Harmonik*. Pontianak : Universitas Tanjungpura Pontianak.
- [6] Anonim. 2016. PWM Inverter Circuit. <http://www.theorycircuit.com/pwm-inverter-circuit/>, diaskes pada tanggal 30 November 2017. 3
- [7] Toshihiko Noguchi dan Suroso. 2010. A new three-level current-source PWM inverter and its application for grid connected power conditioner. Volume 51 ISSN 0196-8904 4
- [8] Eduardo, P. 2017. *Cascaded H-Bridge Converters Based on Current-Source Inverters*. InTech, 52-53
- [9] Prisandi, Denny. 2012. Sistem Perbaikan Faktor Daya Pada Penyearah Dioda Tiga Fasa Menggunakan Hysteresis Current Control. Jurnal Teknik Elektro POMITS Vol.1, No.1. Surabaya : Institut Teknologi Sepuluh November.
- [10] Abidin, Z. 2012. *Karakteristik Filter Aktif dengan Pendekatan Algoritma Genetika*. Jurnal TeknikA Vol. 4. Lamongan : Universitas Islam Lamongan.
- [11] Muslih, Rifki. 2016. Rancang Bangun Dan Analisa Three-Level Inverter Tiga Saklar Yang Dilengkapi Trafo Dengan Kontrol Sinus Termodifikasi Berbasis Mikrokontroler. Tugas Akhir. Purbalingga : Universitas Jenderal Soedirman.
- [12] Nur, Ginanjar. 2015. Rancang Bangun Three-Level Neutral Point Shorted Inverter Jenis Modified Sine Empat Saklar Yang Dilengkapi Trafo Dengan Kontrol Berbasis Mikrokontroler. Tugas Akhir. Purbalingga : Universitas Jenderal Soedirman.
- [13] Budinto, Heru. 2013. *Studi Sistem PLTS Low Voltage High Current Yang Terkoneksi Power Grid Menggunakan H-Bridge Current Source Inverter*. Purbalingga : Universitas Jenderal Soedirman

- [14] Purwanto, H., 2012. *Studi Three Level Neutral Point Shorted Inverter Empat Saklar Dengan Level Shifter Carrier Based Sinusoidal PWM. Tugas Akhir.* Purbalingga: Universitas Jenderal Soedirman.

