

LAPORAN TUGAS AKHIR

PERANCANGAN DAN ANALISIS PROTOTYPE H-BRIDGE VOLTAGE SOURCE INVERTER (VSI) PWM TERHUBUNG JALA-JALA LISTRIK

Disusun untuk memenuhi salah satu persyaratan memperoleh gelar
Sarjana Teknik di Jurusan Teknik Elektro Universitas Jenderal Soedirman



Disusun oleh:

Muhamad Arya Tsani
H1A022034

**KEMENTERIAN PENDIDIKAN TINGGI, SAINS, DAN TEKNOLOGI
UNIVERSITAS JENDERAL SOEDIRMAN
FAKULTAS TEKNIK
JURUSAN/PROGRAM STUDI TEKNIK ELEKTRO
PURBALINGGA
2026**



LAPORAN TUGAS AKHIR

PERANCANGAN DAN ANALISIS PROTOTYPE H-BRIDGE VOLTAGE SOURCE INVERTER (VSI) PWM TERHUBUNG JALA-JALA LISTRIK

Disusun untuk memenuhi salah satu persyaratan memperoleh gelar
Sarjana Teknik di Jurusan Teknik Elektro Universitas Jenderal Soedirman



Disusun oleh:

Muhamad Arya Tsani
H1A022034

**KEMENTERIAN PENDIDIKAN TINGGI, SAINS, DAN TEKNOLOGI
UNIVERSITAS JENDERAL SOEDIRMAN
FAKULTAS TEKNIK
JURUSAN/PROGRAM STUDI TEKNIK ELEKTRO
PURBALINGGA
2026**